

SilverthorneのCステイト制御

	C0 High Frequency Mode	C0 Low Frequency Mode	C1/C2	C3(Deep Sleep)	C4(Deeper Sleep)	C6(Deep Power Down)
					 CPUコアのステイトが10.5KBのC6 SRAMに保存される	 CPUコアステイトを保存した10.5KBのC6 SRAMだけに、I/Oレベルの電圧が供給される VccP
Core Voltage						
Core Clock						
PLL						
L1 Cache						
L2 Cache						
Wakeup time						
Power						
Trade Off	<p>High Idle Power ← Low Idle Power</p> <p>Quick wake up → Long Latency</p>					