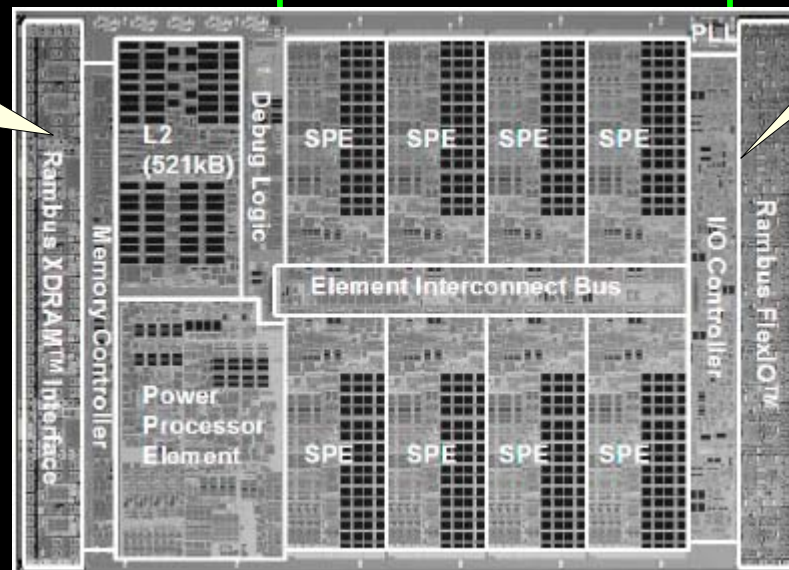


Cell B.E. 45nmのシュリンク

SPE(Synergistic Processor Element)は
90nmから43.9%
65nmから58.5%
にシュリンク

XDRインターフェイスは
CPUコアほど
シュリンクせず



FlexIOはCPUコアほど
シュリンクせず

PPE(Power Processor Element)は
90nmから42.1%
65nmから57.7%
にシュリンク

CPUコアの周囲にでき
た、無駄な空白エリア