

AMD64とIA-32eのレジスタ構成

従来レジスタ

拡張レジスタ

IA-32eのレジスタ拡張

GPR		SSE register	
63	3231	0	127
RAX	EAX		XMM0
RBX	EBX		XMM1
RCX	ECX		XMM2
RDX	EDX		XMM3
RBP	EBP		XMM4
RSI	ESI		XMM5
RDI	EDI		XMM6
RSP	ESP		XMM7
	R8		XMM8
	R9		XMM9
	R10		XMM10
	R11		XMM11
	R12		XMM12
	R13		XMM13
	R14		XMM14
	R15		XMM15

RIP | EIP

AMD64のレジスタ拡張

GPR		SSE register	
63	3231	0	127
RAX	EAX		XMM0
RBX	EBX		XMM1
RCX	ECX		XMM2
RDX	EDX		XMM3
RBP	EBP		XMM4
RSI	ESI		XMM5
RDI	EDI		XMM6
RSP	ESP		XMM7
	R8		XMM8
	R9		XMM9
	R10		XMM10
	R11		XMM11
	R12		XMM12
	R13		XMM13
	R14		XMM14
	R15		XMM15

RIP | EIP